

国立情報学研究所オープンハウス2024
産官学連携セミナー

重要インフラに対する形式手法に基づく 高信頼性制御システムの開発事例

高尾 健司

三菱重工業株式会社 総合研究所 知能化機械研究推進部



ガスタービン
市場シェア世界1位
Mitsubishi Heavy Industries, Ltd.



CO₂回収プラント
市場シェア世界1位



ゴムタイヤ式
新交通システム
市場シェア国内1位



特殊車両



艦艇



ロケット



物流機器



ターボ冷凍機
市場シェア国内1位

2024.06.07

1. 三菱重工のデジタルイノベーションブランドΣSynX

2. V字型開発プロセスと検証技術

3. 自動検証技術 (Falsification)とは

4. Falsificationの応用ー設計パラメータ最適化ー

5. NII様との共同研究成果

6. まとめ

0. こんなところに三菱重工

TEAM MHI

街のこんなところに三菱重工グループ



1. 三菱重工のデジタルイノベーションブランドΣSynX

人と機械が協調するために、知恵と技術を結集して「かしこく・つなぐ」

Σ

+

Syn

+

X

chronization

“総和”

あらゆるものを
調和させていく知能は
より大きな集合(社会)へ
最適解をもたらす

“同調”

人と機械
複雑なシステムも
阿吽の呼吸で
一切の無駄なく
流れる水のように連携する
それはあたかも
一つの生命体のように

“未来”

どんな多種多様な
環境にも適合し
常に変化し続け
進化する

1. 三菱重工のデジタルイノベーションブランドΣSynX

街のあんなところに三菱重工グループ

社会システムを智能化



機械システムの協調

多種多様な機械

当社の強み

AI・自律化

高信頼
高精度
ロバスト

複雑系制御

セキュリティ

物理モデル
シミュレーション

1. 三菱重工のデジタルイノベーションブランドΣSynX



高信頼性要求に応える自動検証技術・自動設計技術の研究開発

1. 三菱重工のデジタルイノベーションブランドΣSynX

2. V字型開発プロセスと検証技術

3. 自動検証技術 (Falsification)とは

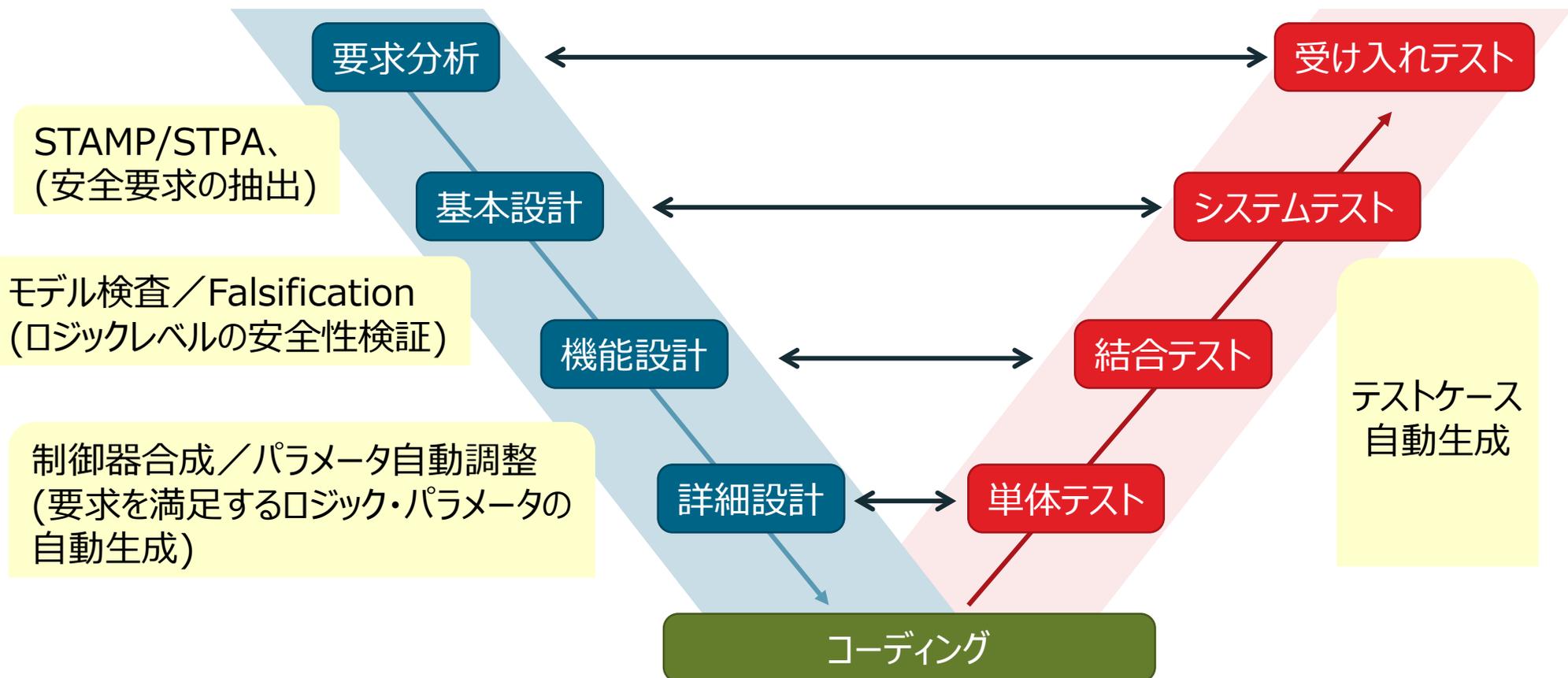
4. Falsificationの応用ー設計パラメータ最適化ー

5. NII様との共同研究成果

6. まとめ

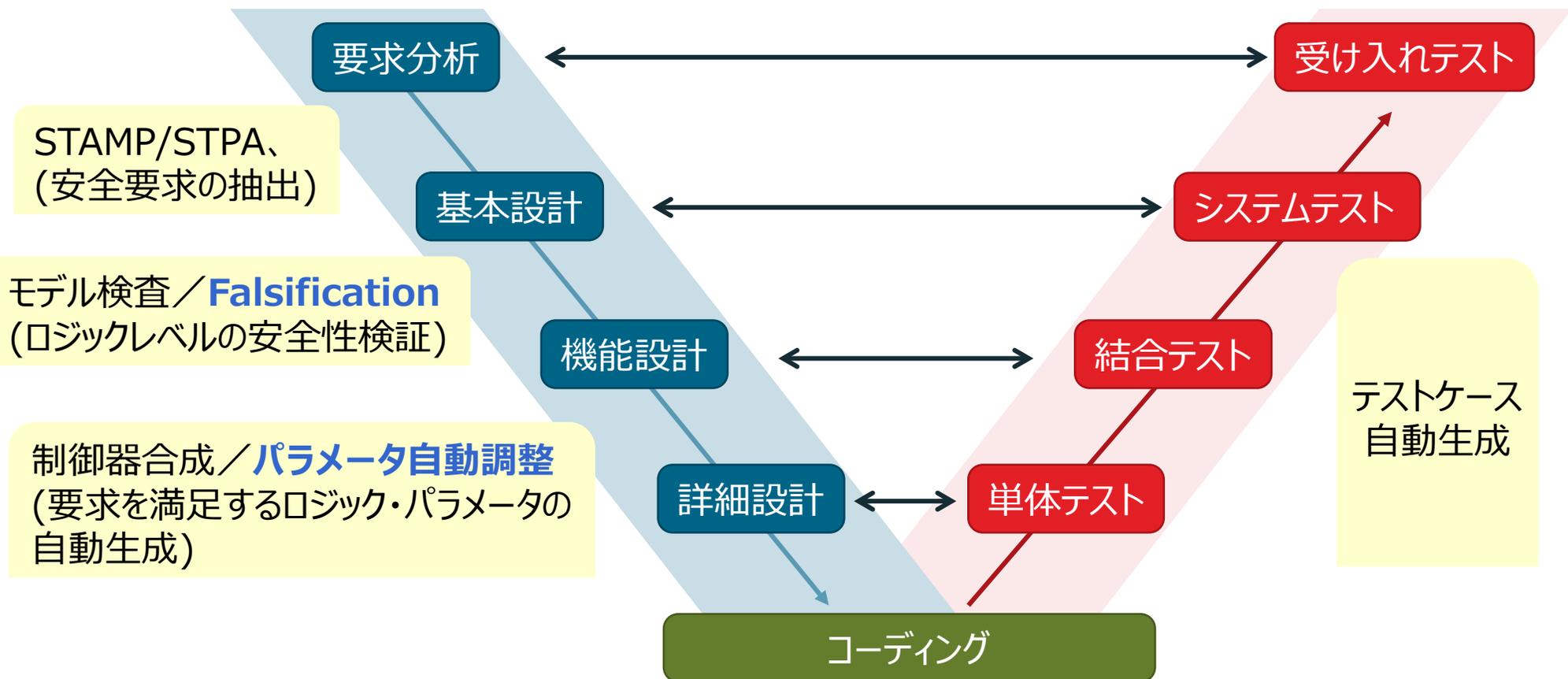
2. V字型開発プロセスと検証技術

三菱重工では開発プロセスの各フェーズに対応した検証技術を適用することで、重要インフラ機器に要求される高い信頼性に応えています。



2. V字型開発プロセスと検証技術

三菱重工では開発プロセスの各フェーズに対応した検証技術を適用することで、重要インフラ機器に要求される高い信頼性に応えています。



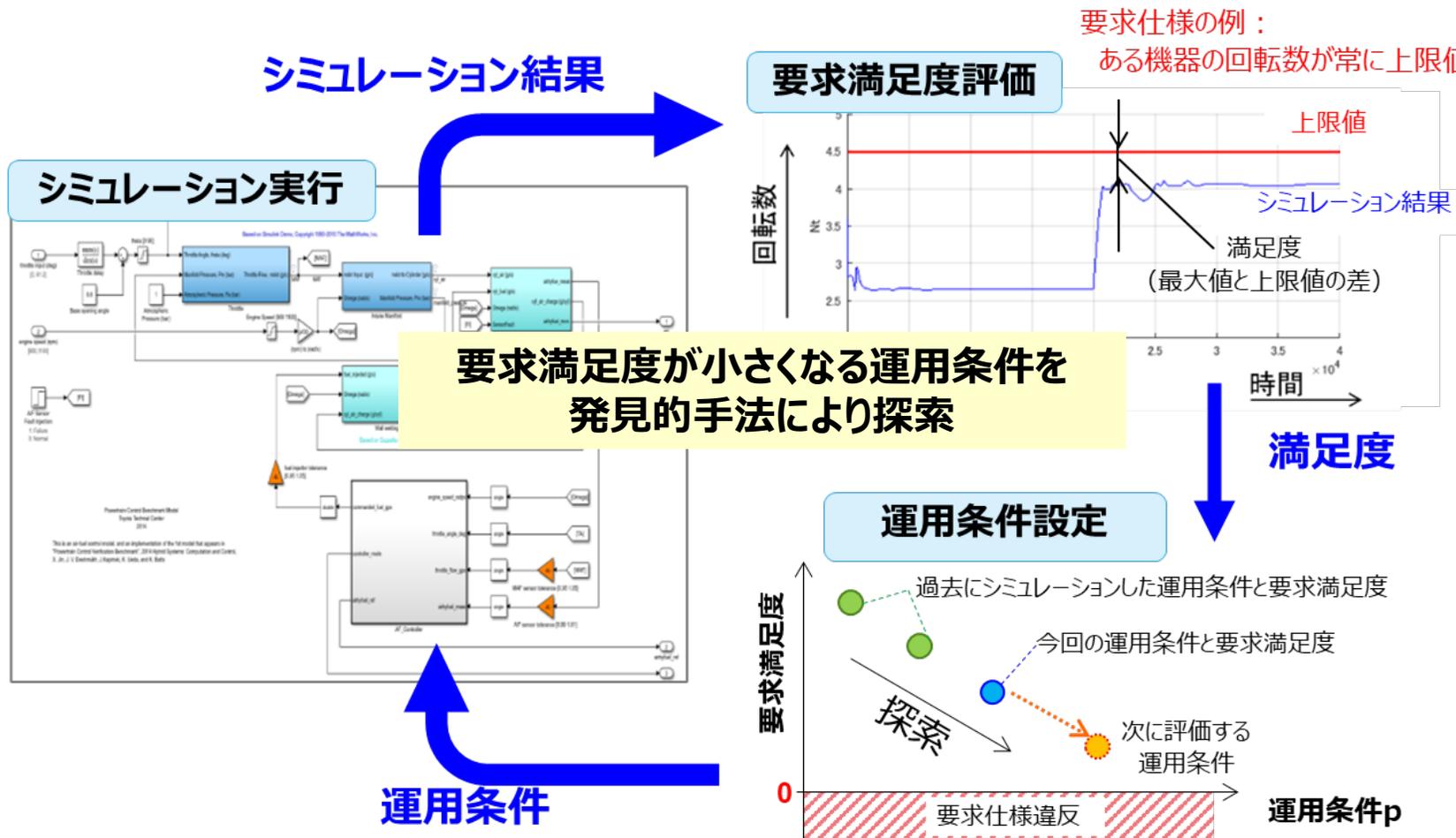
本発表では、複雑な要件/条件を満足させる制御パラメータをFalsificationの技術を用いることにより自動抽出する手法とその結果について説明します。

1. 三菱重工のデジタルイノベーションブランドΣSynX
2. V字型開発プロセスと検証技術
- 3. 自動検証技術 (Falsification)とは**
4. Falsificationの応用ー設計パラメータ最適化ー
5. NII様との共同研究成果
6. まとめ

3. 自動検証技術(Falsification)とは

- シミュレーション結果を要求満足度として評価し、発見的手法(※1)により**要求仕様を違反する運用条件を探索**する技術。

※1 焼きなまし法や山登り法等、評価関数の勾配を用いずに最適解を探索する手法



3. 自動検証技術(Falsification)とは

- 要求満足度を定量評価するため、**要求仕様は論理式で定義**する必要がある。
- 論理式の各作用素(※3)に対応する満足度の評価式が定義されている。

※3 \neg (否定), \vee (論理和), \wedge (論理積), \rightarrow (含意), \square (常に真), \diamond (いつか真) 等がある。

<例>

要求仕様 : $\square_{[t1,t2]}(\text{Speed} < 100)$

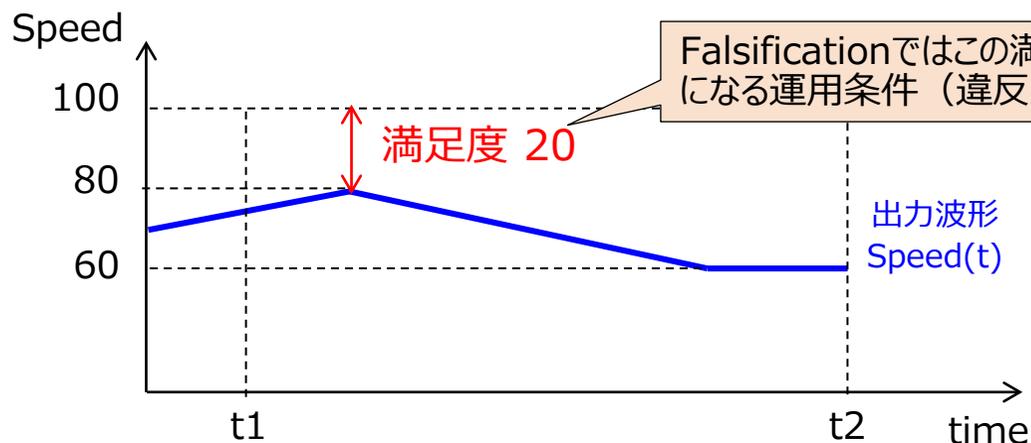
シミュレーション結果(出力波形) : $\text{Speed}(t)$

区間 $[t1,t2]$ で **つねに** $\text{Speed} < 100$ であること。
つまり、区間 $[t1,t2]$ で一瞬でも $\text{Speed} \geq 100$ であれば要求仕様違反



満足度評価式 : $\min_{[t1,t2]} \{100 - \text{Speed}(t)\} = 20$

区間 $[t1,t2]$ における、 $100 - \text{Speed}(t)$ の最小値



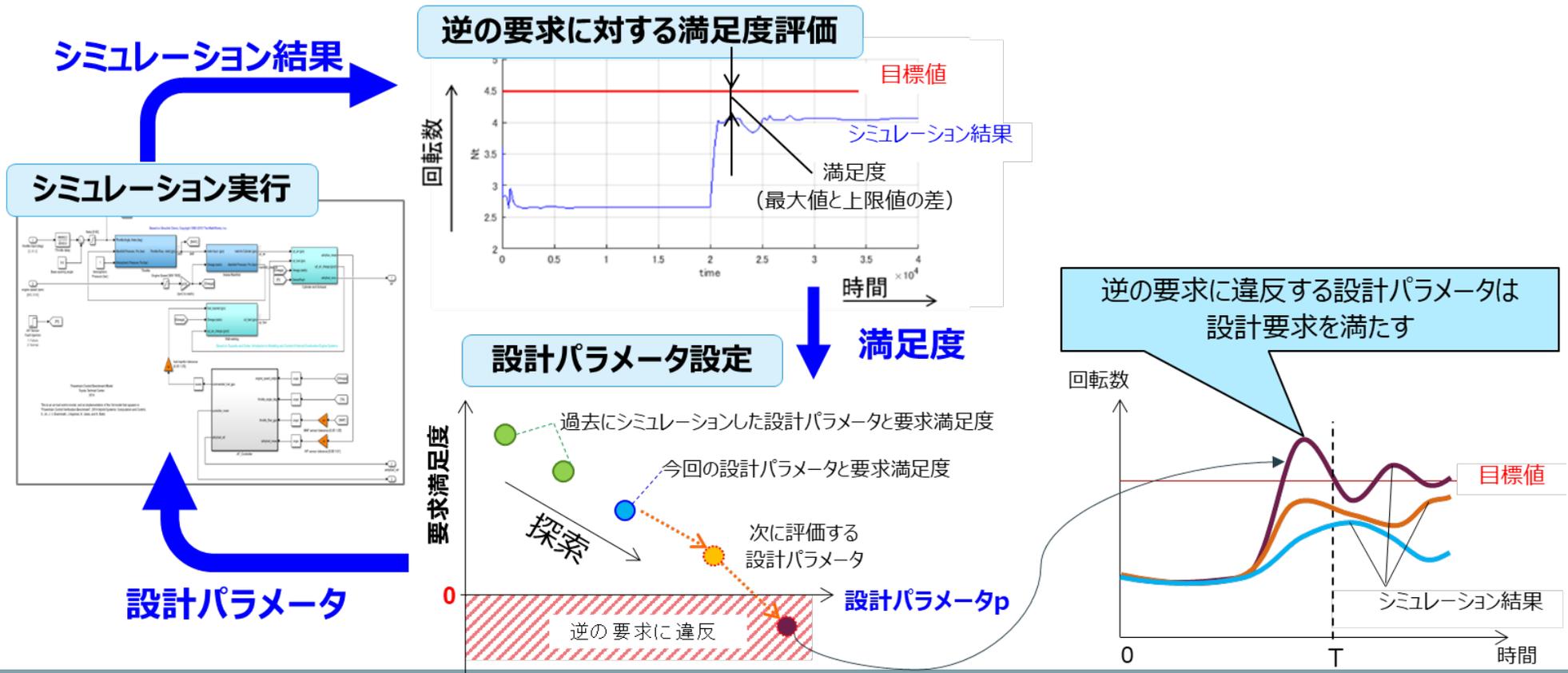
1. 三菱重工のデジタルイノベーションブランドΣSynX
2. V字型開発プロセスと検証技術
3. 自動検証技術 (Falsification)とは
- 4. Falsificationの応用ー設計パラメータ最適化ー**
5. NII様との共同研究成果
6. まとめ

4. Falsificationの応用 – 設計パラメータ最適化 –

- “運用条件”を“設計パラメータ”に置き換え、**設計要求と逆の要求を論理式化**し、自動検証を行うことで、設計要求を満たすパラメータを探索する。

設計要求：
ある機器の回転数が**T秒以内に目標値を超える**こと

逆の要求：
ある機器の回転数が**T秒間の間、常に目標値を超えない**こと
□_ [0,T] (回転数(t) < 100)



4. Falsificationの応用 – 設計パラメータ最適化 –

- Falsificationを用いて最適な設計パラメータの探索が可能。
- **時間の概念を含む複雑な制約を扱える**点がポイント。

最小化したい目的関数

$$F(x_1(p_1, p_2, t), x_2(p_1, p_2, t))$$

制約 1

$x_1(p_1, p_2, t)$ はT1秒以内に目標値X1を超えること

制約 2

$x_2(p_1, p_2, t)$ はT2秒以上継続して閾値Cを超えないこと

F: 目的関数(最大消費電力等)

x_1, x_2 : 状態変数(回転数、温度、速度等)

p_1, p_2 : 設計パラメータ(制御ゲイン等)

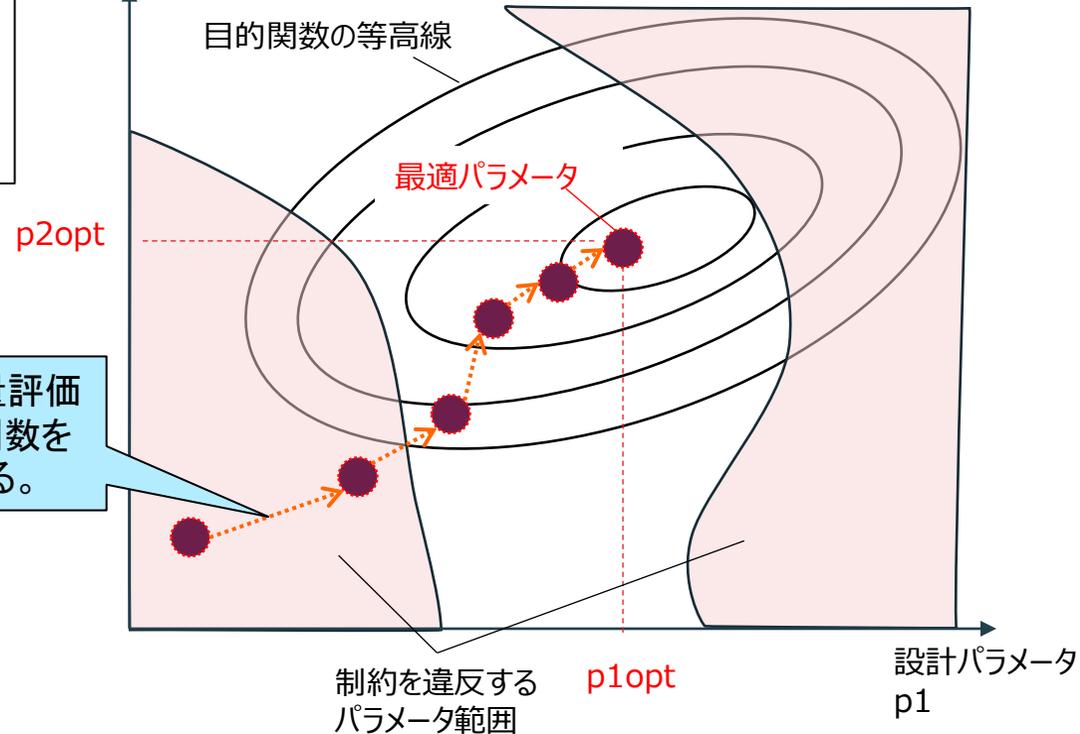
t: 時間

目的関数、制約の満足度を定量評価しながら、制約を満足し、目的関数を最小化するパラメータを探索する。

<最適パラメータ探索イメージ>

設計パラメータ

p2



1. 三菱重工のデジタルイノベーションブランドΣSynX
2. V字型開発プロセスと検証技術
3. 自動検証技術 (Falsification)とは
4. Falsificationの応用ー設計パラメータ最適化ー
- 5. NII様との共同研究成果**
6. まとめ

5. NII様との共同研究成果：あるプラントにおける設計要件

- 大規模プラントの設計問題(数十個の設計パラメータ調整)を対象として選定

制約条件

必須要件 1 : $H_1 \geq \theta_4^1$ かつ $H_2 \geq \theta_3^2$ に一度でも到達すること。

必須要件 2 : G の値は常に領域4に入らないこと。

考慮要件 1 : (H_1, H_2) の値は常に領域2に入らないこと。

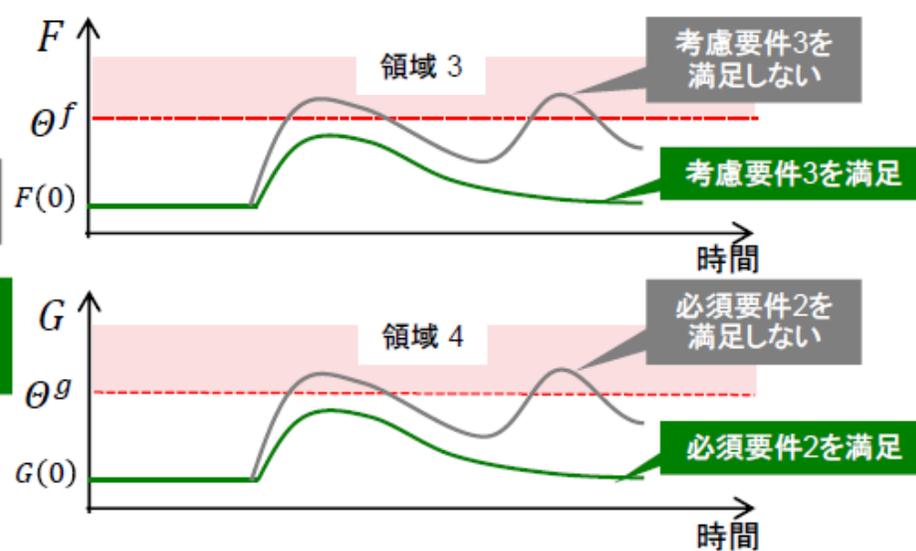
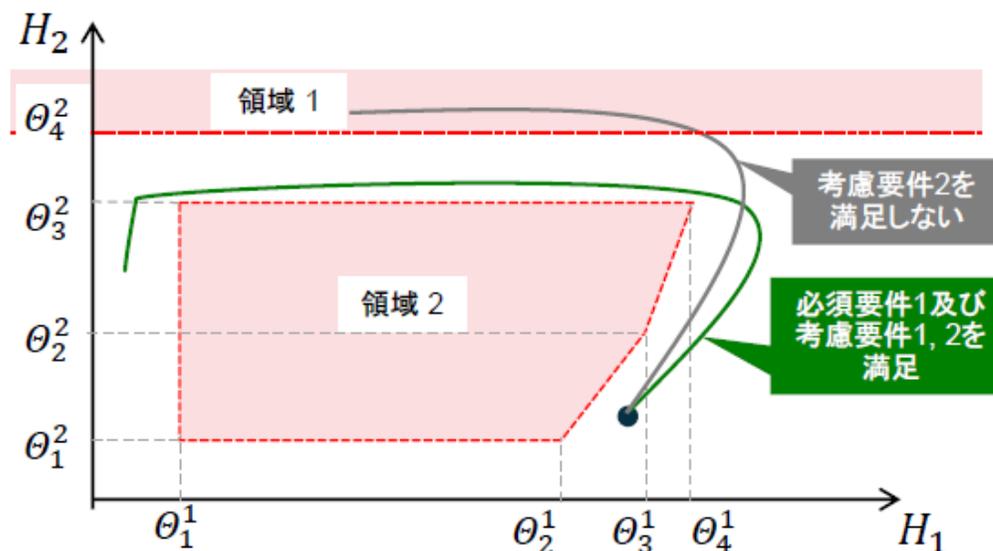
考慮要件 2 : H_2 の値は常に領域1に入らないこと。

考慮要件 3 : F の値は常に領域3に入らないこと。

評価関数

※評価時間は60[s]

※ F, G, H は温度、圧力、流量のようなもの



- 課題①**：複数タイプ/スケールの要件を同時に満たすパラメータを探索する必要がある
- 課題②**：“量”と“時間”を両方扱う必要がある※

※つまり“違反量”も“違反時間”も短いほうが望ましい

5. NII様との共同研究成果：課題と打ち手

課題①：複数タイプ/スケールの要件を同時に満たすパラメータを探索する必要がある

➡ **MCR (Multiple Constraint Ranking)** を用いた制約付き最適解探索

要件 $\varphi^{AT} \equiv \varphi_1^{AT} \wedge \varphi_2^{AT} \wedge \varphi_3^{AT}$

個々の要件に対する評価値

要件	個々の要件に対する評価値			満たさない要件の数	適応度
	φ_1^{AT} (目的関数)	φ_2^{AT}	φ_3^{AT}		
個体 u_1	1400	59.9	-3	2nd/ 1	7 (= 1 + 1 + 3 + 2)
u_2	-9	2	1	1st/ 0	5 (= 2 + 1 + 1 + 1)
u_3	-180	2	-1	2nd/ 1	8 (= 3 + 1 + 2 + 1)

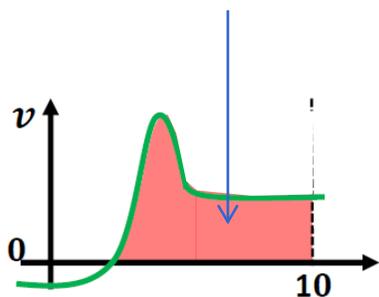
	φ_1^{AT} 評価値	φ_2^{AT} (違反度)	φ_3^{AT} (違反度)	満たさない要件の数	適応度
u_1	1st/ 1400	1st/ 0	3rd/ -3	2nd/ 1	7 (= 1 + 1 + 3 + 2)
u_2	2nd/ -9	1st/ 0	1st/ 0	1st/ 0	5 (= 2 + 1 + 1 + 1)
u_3	3rd/ -180	1st/ 0	2nd/ -1	2nd/ 1	8 (= 3 + 1 + 2 + 1)

課題②：“量”と“時間”を両方扱う必要がある※

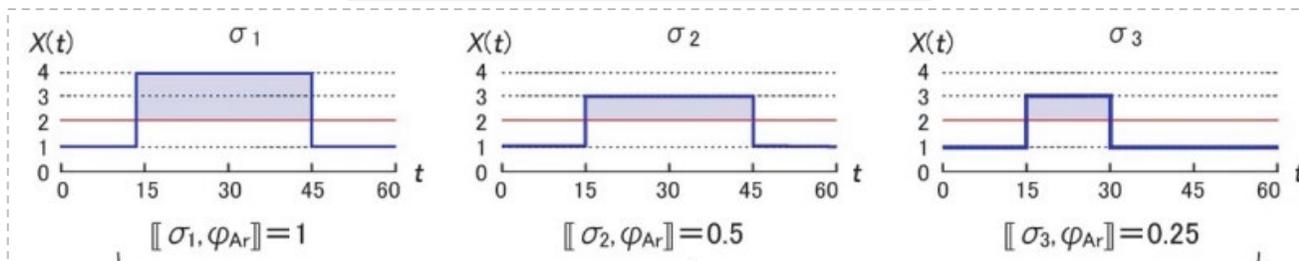
➡ “Area”関数を新たに作成

Area関数

禁止領域に入る量と入っている時間を考慮した余裕度として扱う。



要件: $\varphi_{Ar} \equiv \text{Area}_{[0,60]}(X > 2)$



$X(t)$ が2を超過する量, 超過している時間が短い程評価値が小さい

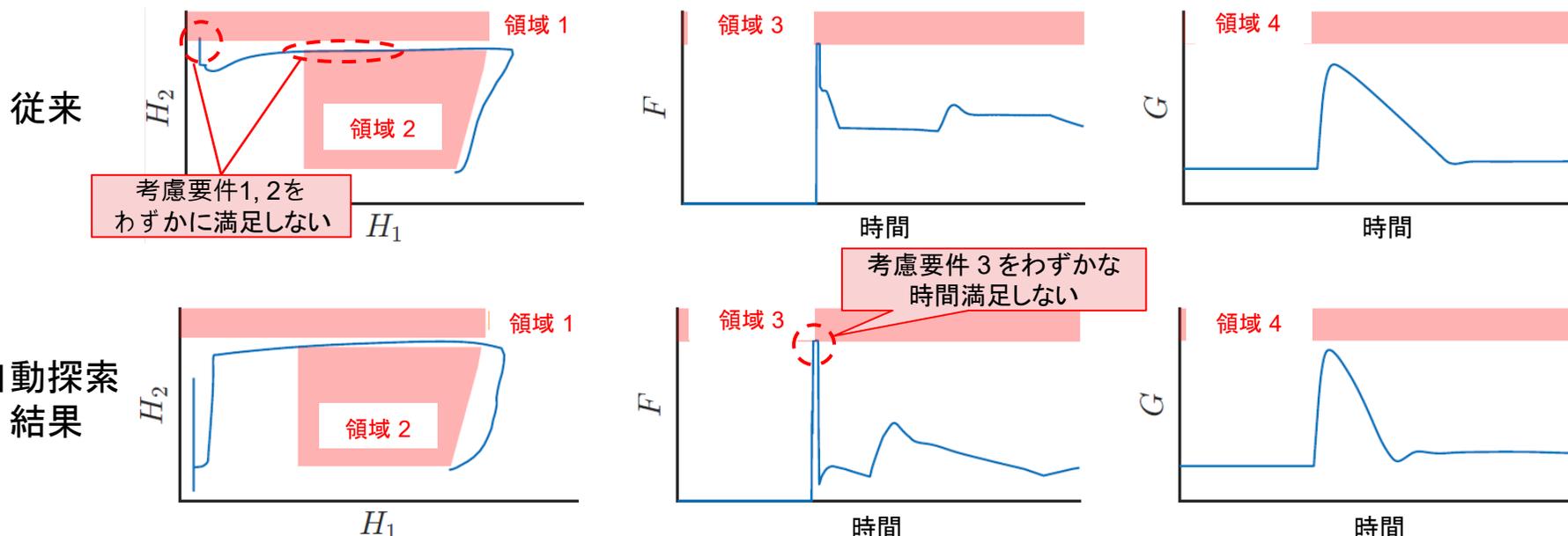
σ : シミュレーション出力

$[[\sigma, \varphi]]$: 要件 φ に対するシミュレーション出力 σ の評価値

5. NII様との共同研究成果：計算例

- 大規模プラントの設計問題(数十個の設計パラメータ調整)に対して本手法を適用した。
- 熟練者が試行錯誤により設計したパラメータ(従来), 及び3時間(7000回以上の探索)の自動探索により得られたパラメータでシミュレーションした結果を下図に示す。
- 自動探索により得られたパラメータは全必須要件を満たし、考慮要件3を僅かに違反するのみであり、熟練者の設計に匹敵する結果が熟練者のノウハウ無しに自動的に得ることができた。

必須要件 1 : $H_1 \geq \theta_4^1$ かつ $H_2 \geq \theta_3^2$ に一度でも到達すること。
 必須要件 2 : G の値は常に領域4に入らないこと。
 考慮要件 1 : (H_1, H_2) の値は常に領域2に入らないこと。
 考慮要件 2 : H_2 の値は常に領域1に入らないこと。
 考慮要件 3 : F の値は常に領域3に入らないこと。



1. 三菱重工のデジタルイノベーションブランドΣSynX
2. V字型開発プロセスと検証技術
3. 自動検証技術 (Falsification)とは
4. Falsificationの応用ー設計パラメータ最適化ー
5. NII様との共同研究成果
- 6. まとめ**

<p>目的</p>	<p>複雑な要求仕様を満足させる設計パラメータの自動設計</p>
<p>課題</p>	<ul style="list-style-type: none"> • ① “複雑な要求仕様”を正確に評価関数で表現した上でパラメータ探索するのが困難 • 従来の自動検証技術を応用したパラメータ探索技術の課題は以下。 <ul style="list-style-type: none"> ② スケール/タイプの違う複数の要件を満たす設計パラメータを探索が困難である。 ③ “しきい値を超える量も時間も短い方がよい”というように違反量と違反時間の両方に関する要件を扱うことができない。
<p>解決策</p>	<ul style="list-style-type: none"> □ [①] 信号時相論理(STL)で仕様を表現し、Falsification技術によりパラメータ探索。 □ [②] MCR (Multiple Constraint Ranking) を用いた制約付き最適解探索により複数要件間のスケール問題を解消。 □ [③] 信号時相論理を拡張させる(“Area関数”を導入する)ことで、“量”と“時間”を含む複雑な要求仕様を表現
<p>効果</p>	<p>大規模かつ複雑なプラントに対して、複数要件仕様を満たすよう数十個の制御パラメータを調整する対象に対して、以下の効果を得た。</p> <ul style="list-style-type: none"> ➤ 調整時間の短縮：7日以上(従来) → 3時間以下 ➤ 品質の改善：考慮要件※1を満たさない場合が多い → ほぼ全ての要件を満たす。 <p>※1: 考慮要件:必須ではないが、“できれば”満たした方が良い要件。</p>

MOVE THE WORLD FORWARD

**MITSUBISHI
HEAVY
INDUSTRIES
GROUP**